

DOCUMENTS RÉPONSE

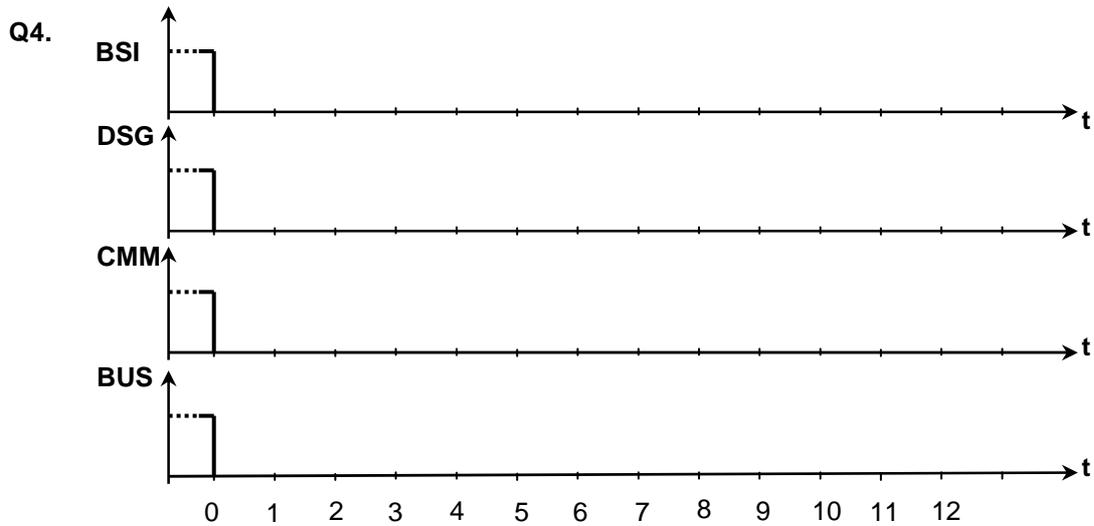


Figure 1 : Arbitrage

Q6.

	S O F	Champs identificateur (0x7C1)														
Trame sans bourrage																
Trame avec bourrage																

Tableau 1 : Bits de bourrage

Q7.

Q8.

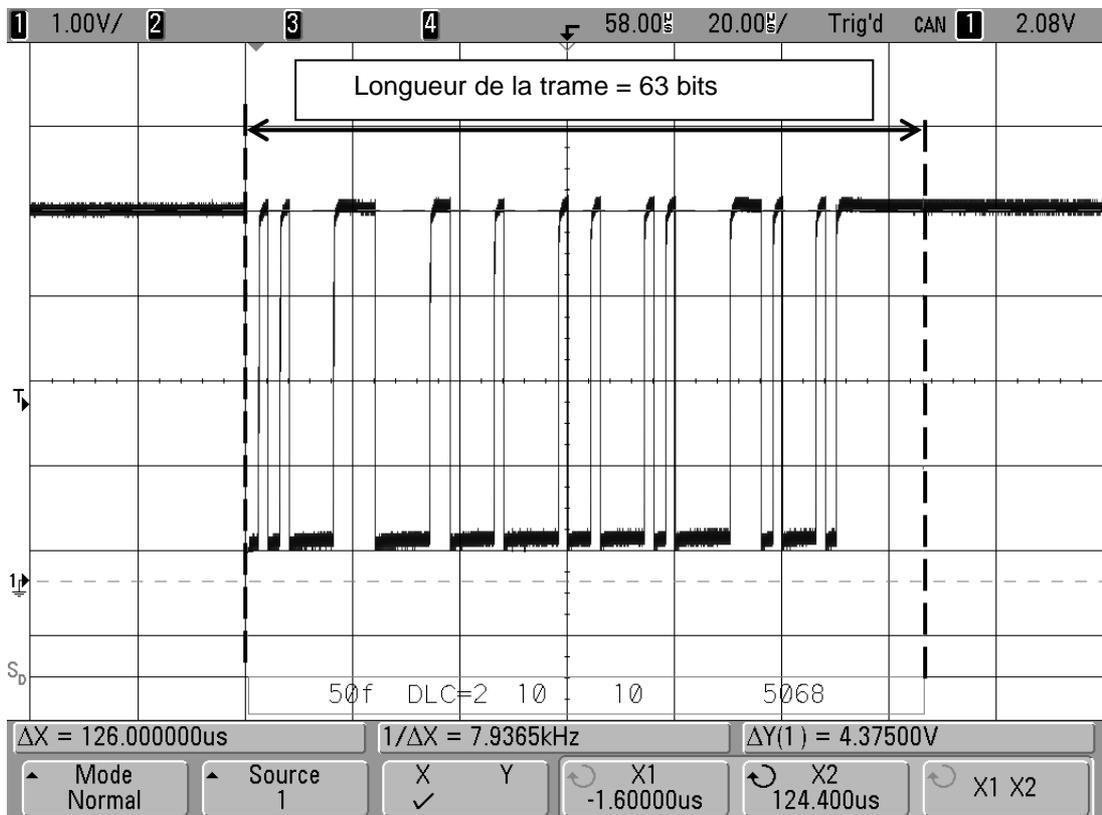


Figure 2 : Relevé frame CAN

Q10.

0x304												
0x305												
0x306												
0x307												
sélecteur	0	1	1	0	0	0	0	0	1	X	X	
masque												

Tableau 2 : Filtrage du message

Q20.

Séquence binaire

0	1	0	0	1	1
---	---	---	---	---	---

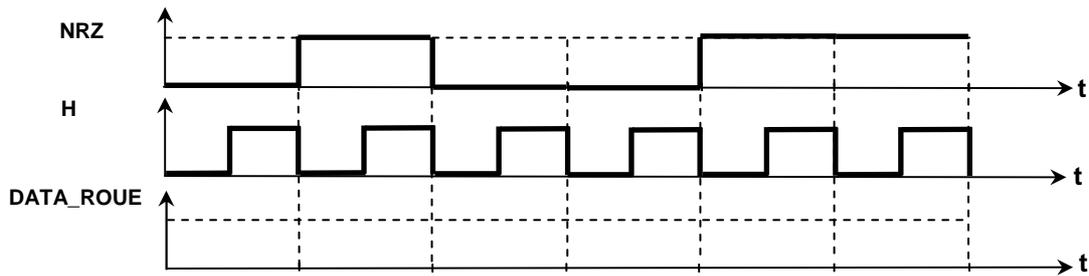


Figure 3 : Transcodage NRZ / Manchester

Q21.

DATA_ROUE	Etat du Switch	Capacité équivalente C_{eq}
Etat haut
Etat bas

Tableau 3 : Commande du switch

Q24.

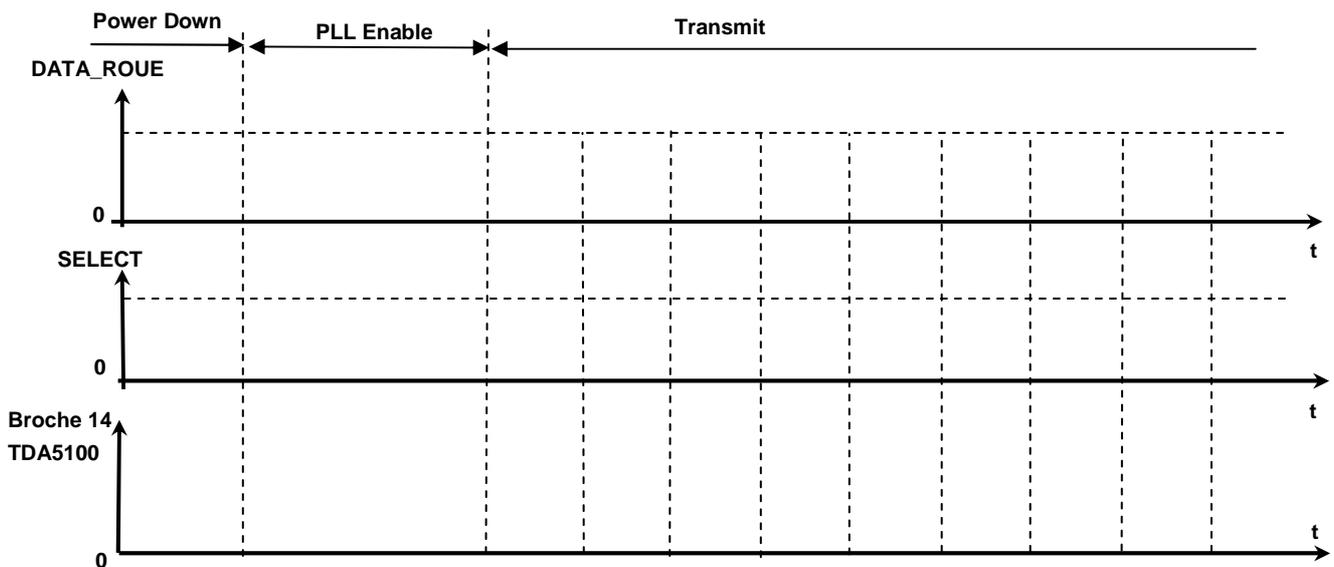


Figure 4 : Modulation FSK

Q28.

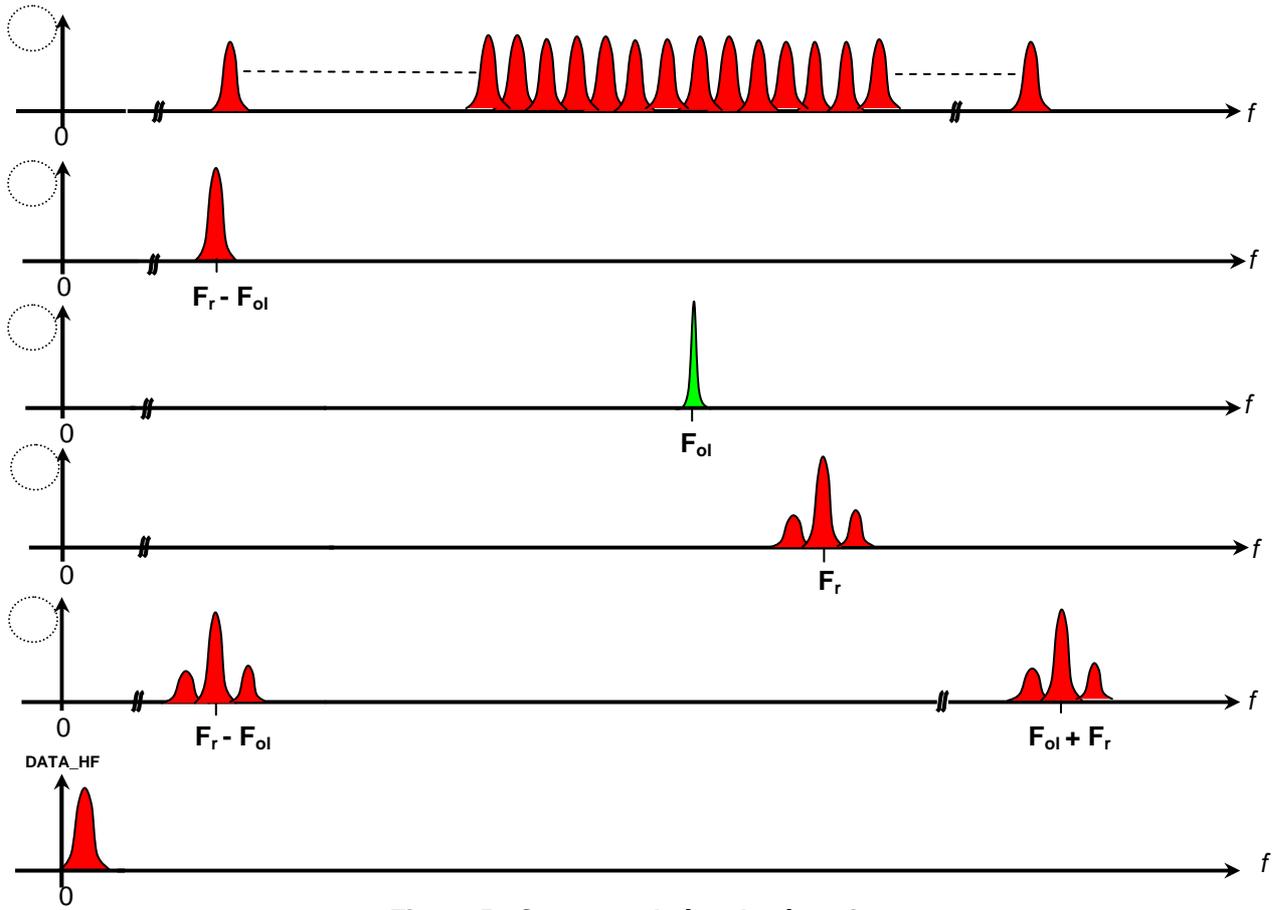


Figure 5 : Spectres chaîne de réception

Q31.

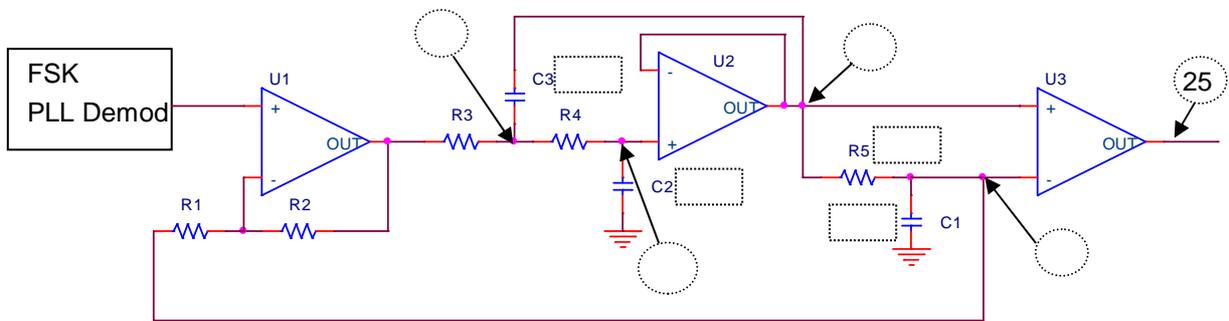


Figure 6 : Mise en forme et décision

Q37.

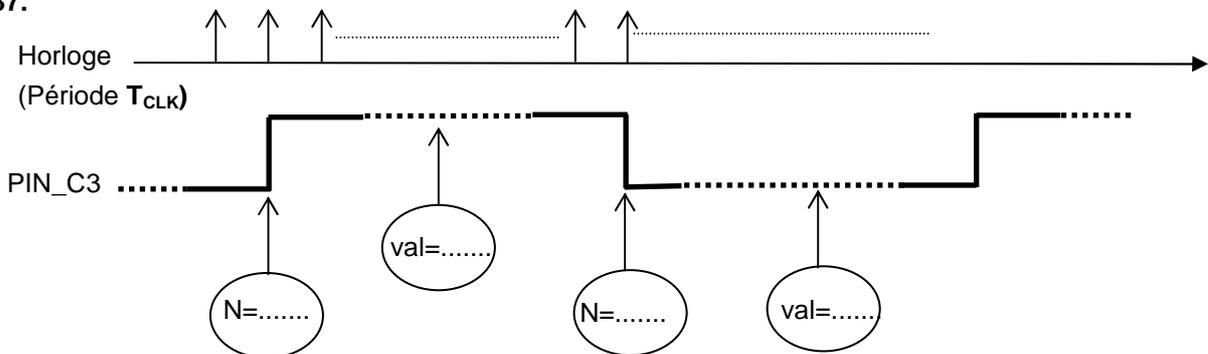
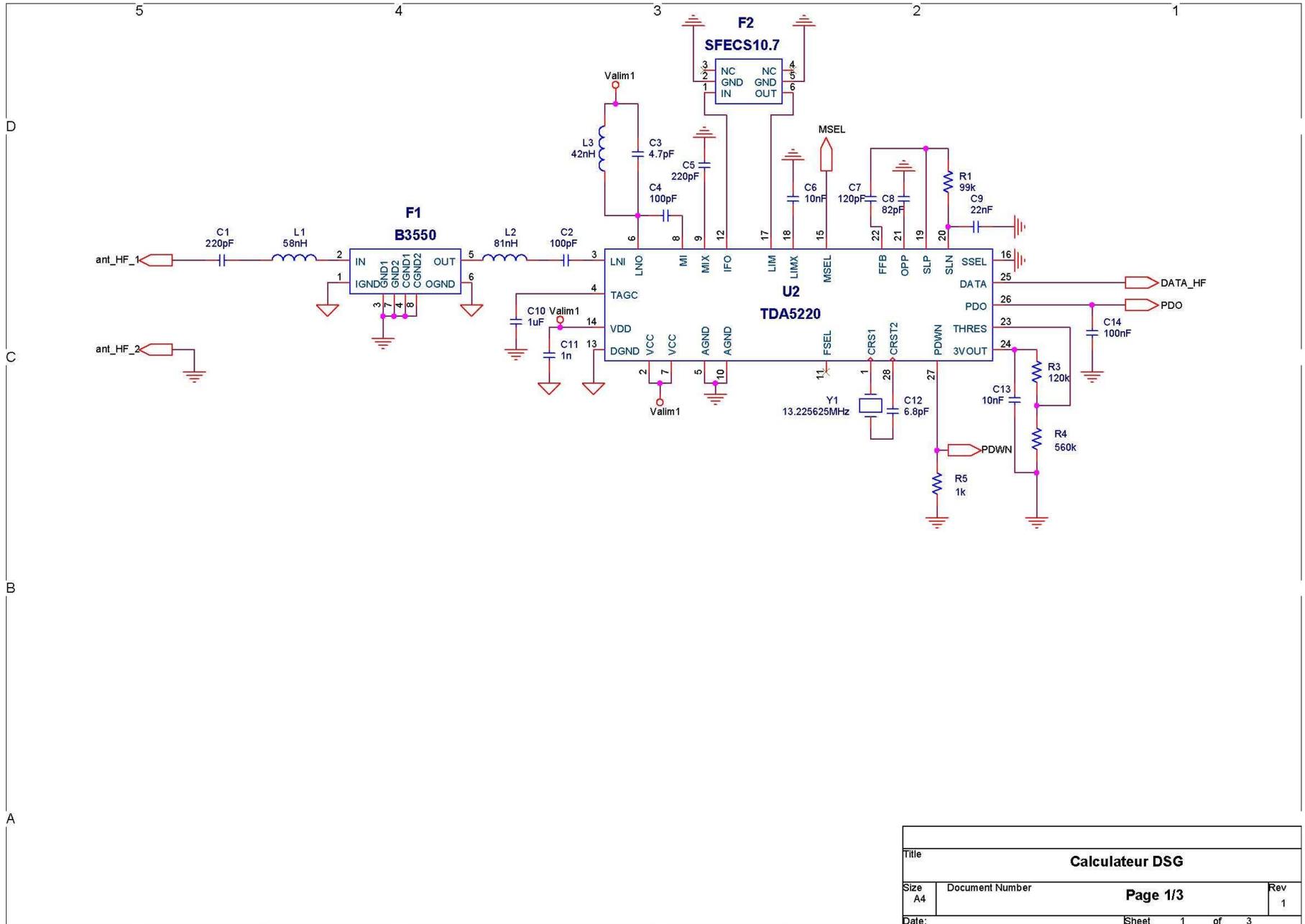


Figure 7 : Génération porteuse 125 kHz

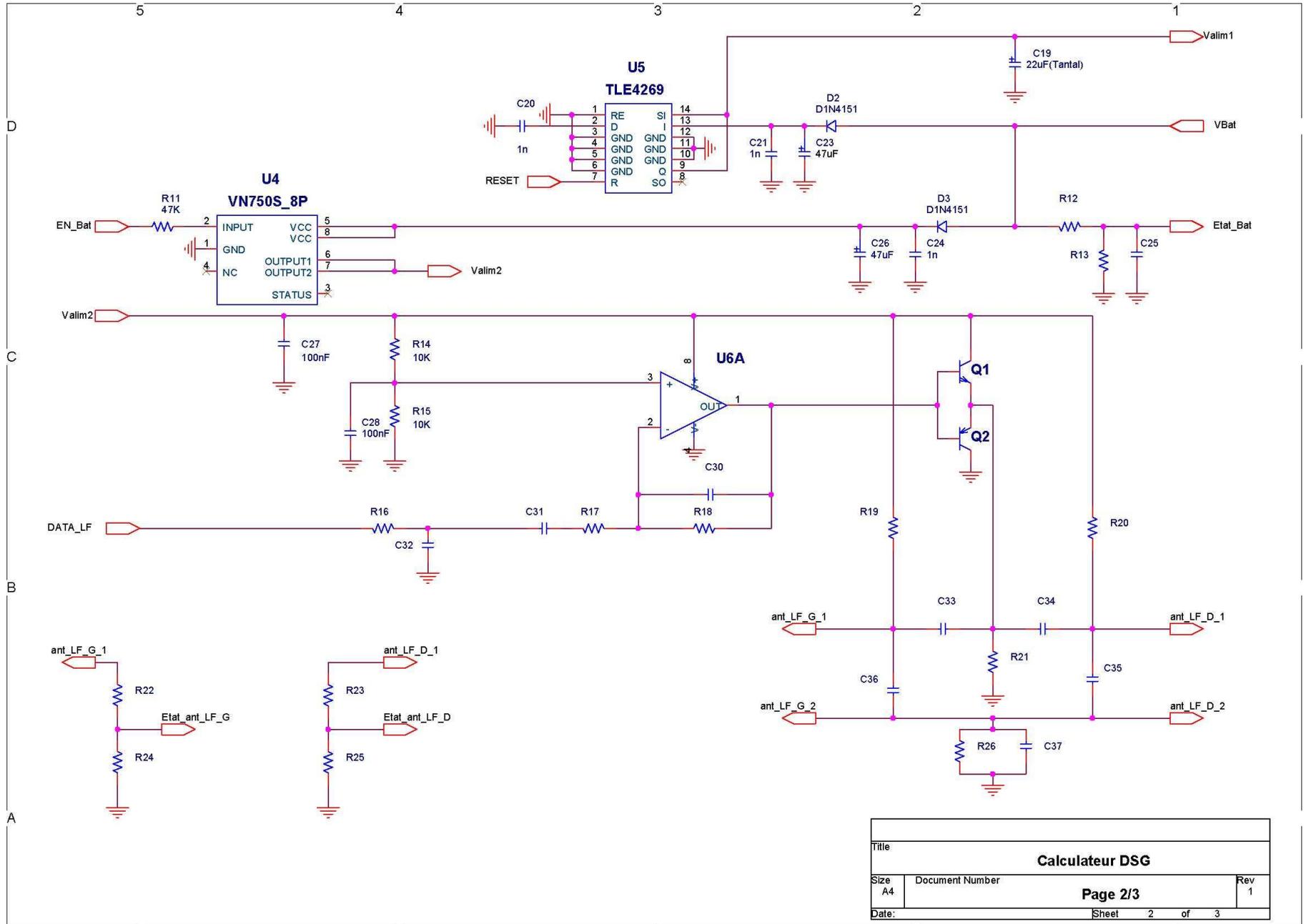
Q26.



Title			
Calculateur DSG			
Size	Document Number	Page 1/3	Rev 1
A4			
Date:	Sheet	1 of 3	

Session 2010	BTS Systèmes Électroniques	Page BR4 sur 6
10SEE4EL1	Épreuve U4.1- Électronique Documents réponse	

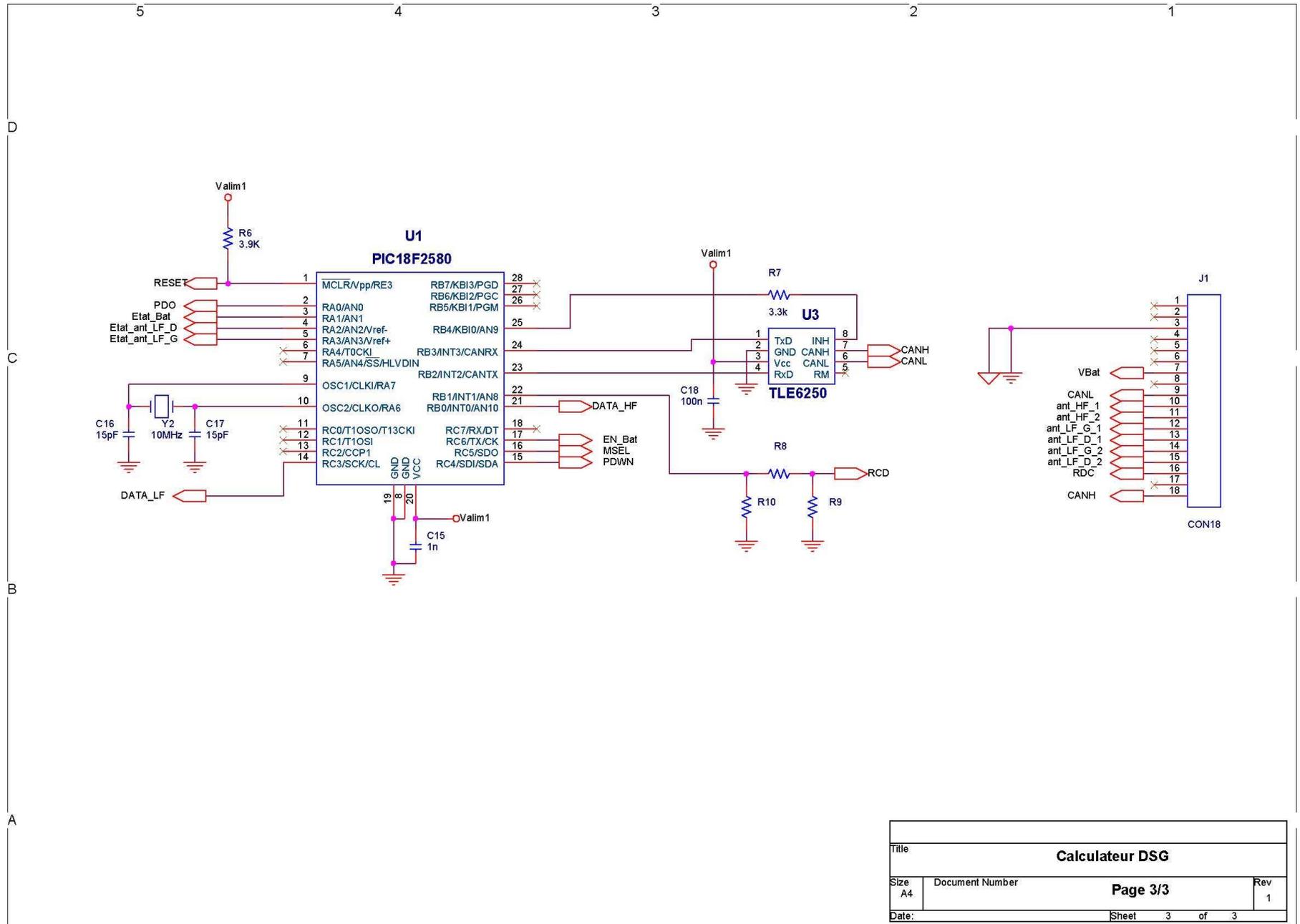
Q26.



Title			Calculateur DSG		
Size	Document Number		Page 2/3		Rev
A4					1
Date:	Sheet		2	of	3

Session 2010	BTS Systèmes Électroniques	Page BR5 sur 6
10SEE4EL1	Épreuve U4.1- Électronique Documents réponse	

Q26.



Title		Calculateur DSG	
Size A4	Document Number	Page 3/3	Rev 1
Date:	Sheet	3	of 3

Session 2010	BTS Systèmes Électroniques Épreuve U4.1- Électronique	Page BR6 sur 6
10SEE4EL1	Documents réponse	