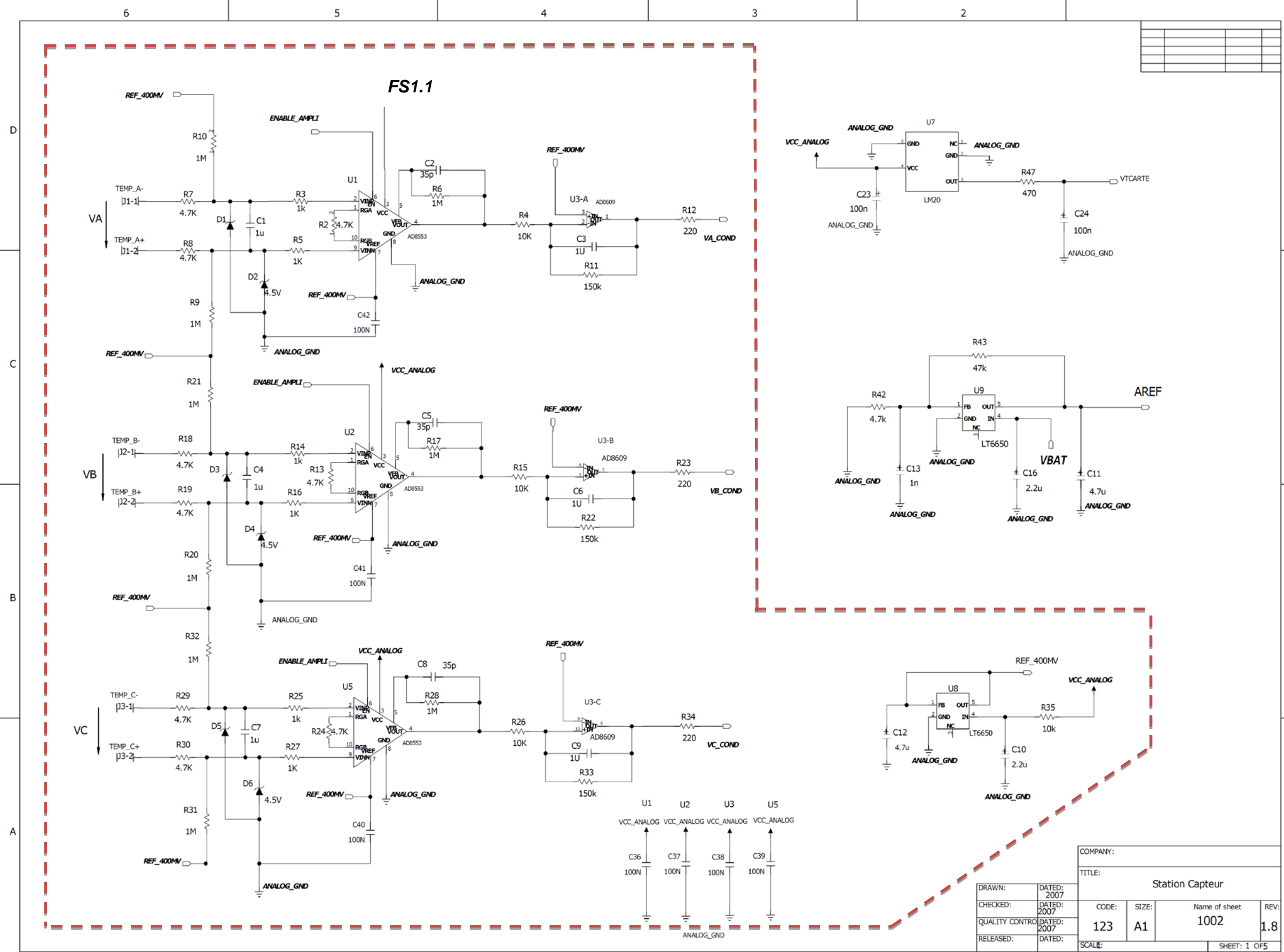
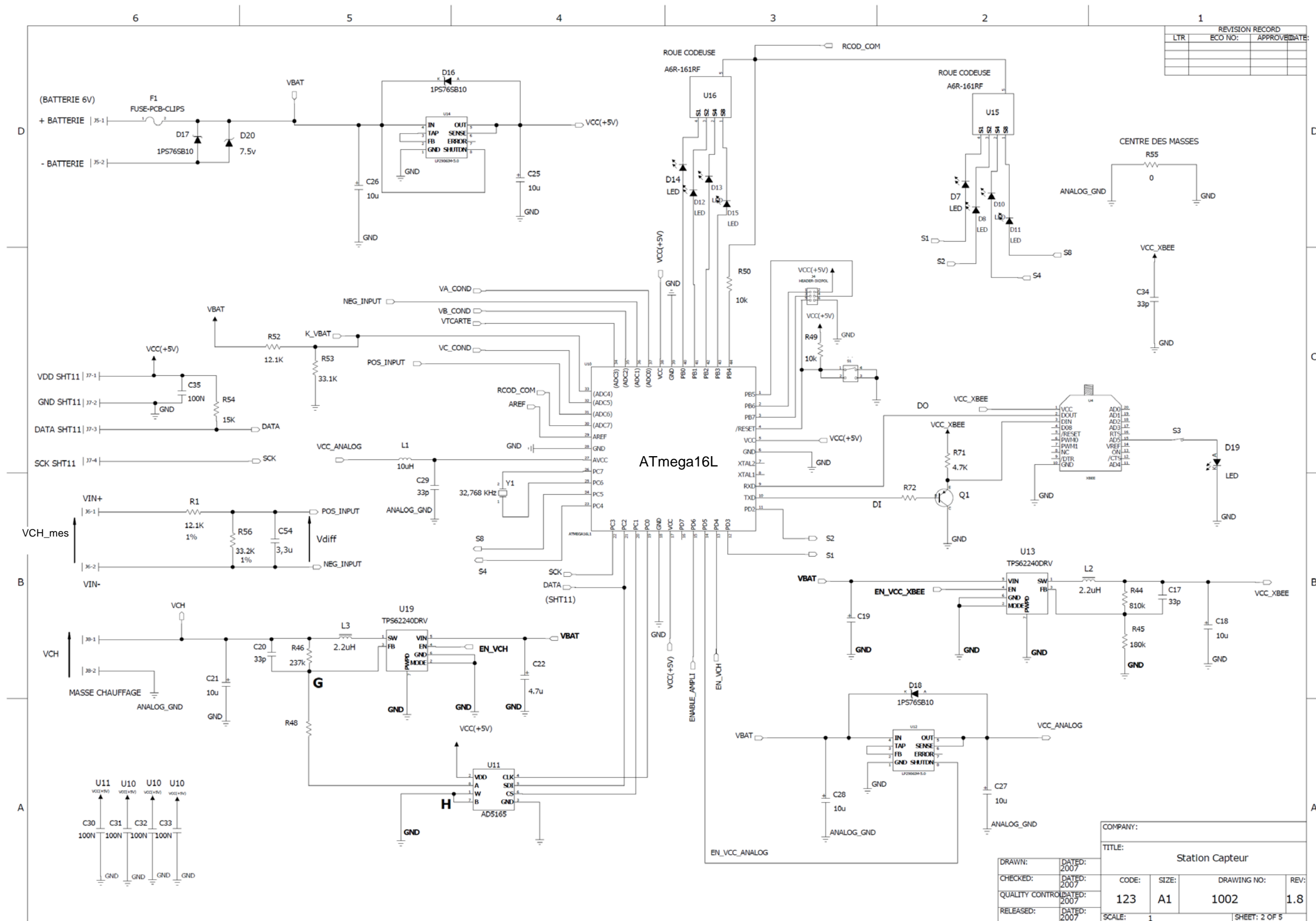


Q5. Repérage fonctionnel



**Q5 suite**



## Q7. Tableau des spécifications du capteur SGB16

CAPTEUR	VCH (V)			Pch (W)			Rch ( $\Omega$ )		
	MIN	TYP	MAX	MIN	TYP	MAX	MIN	TYP	MAX
SGB16									

Q9, Q10.

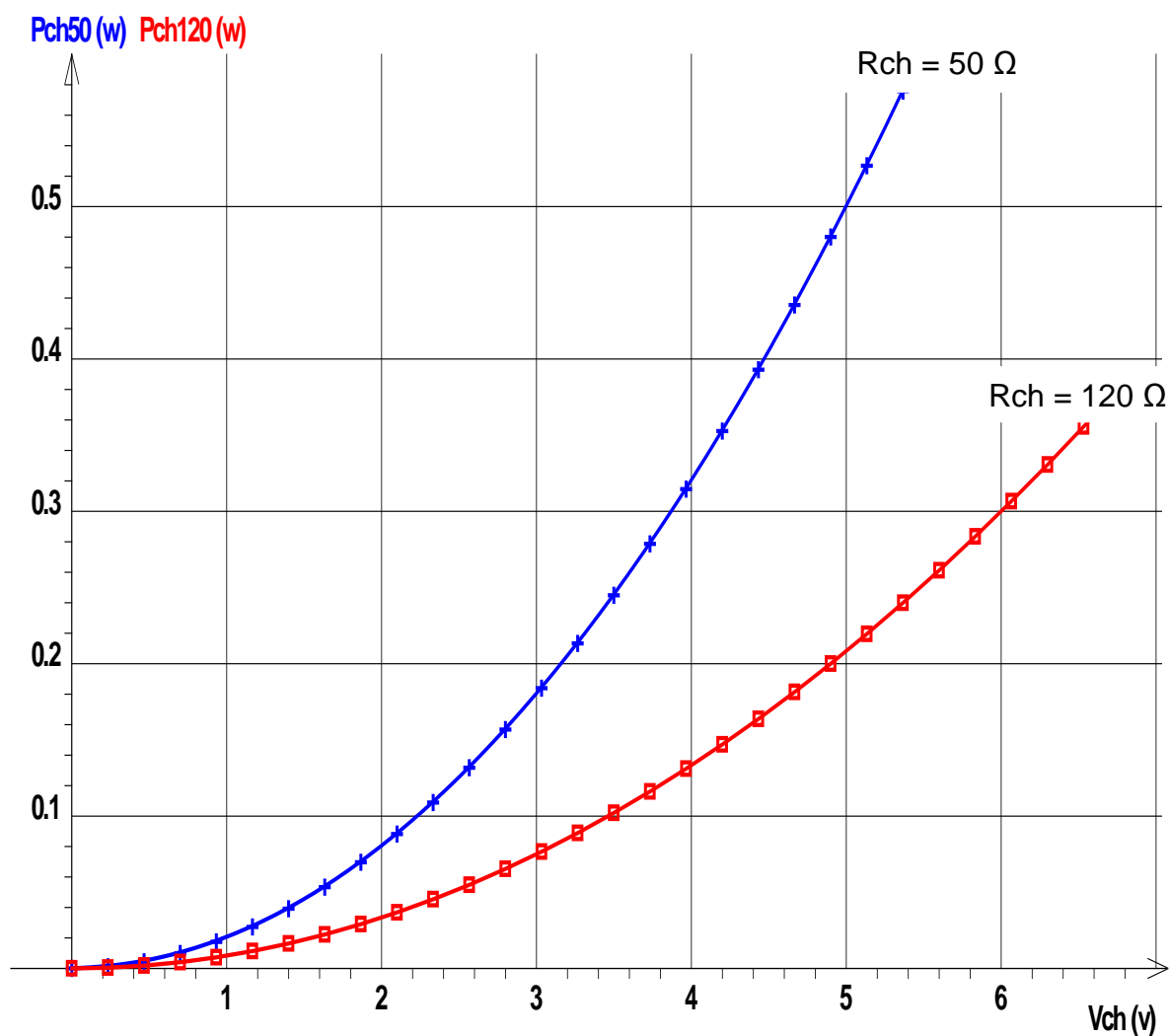


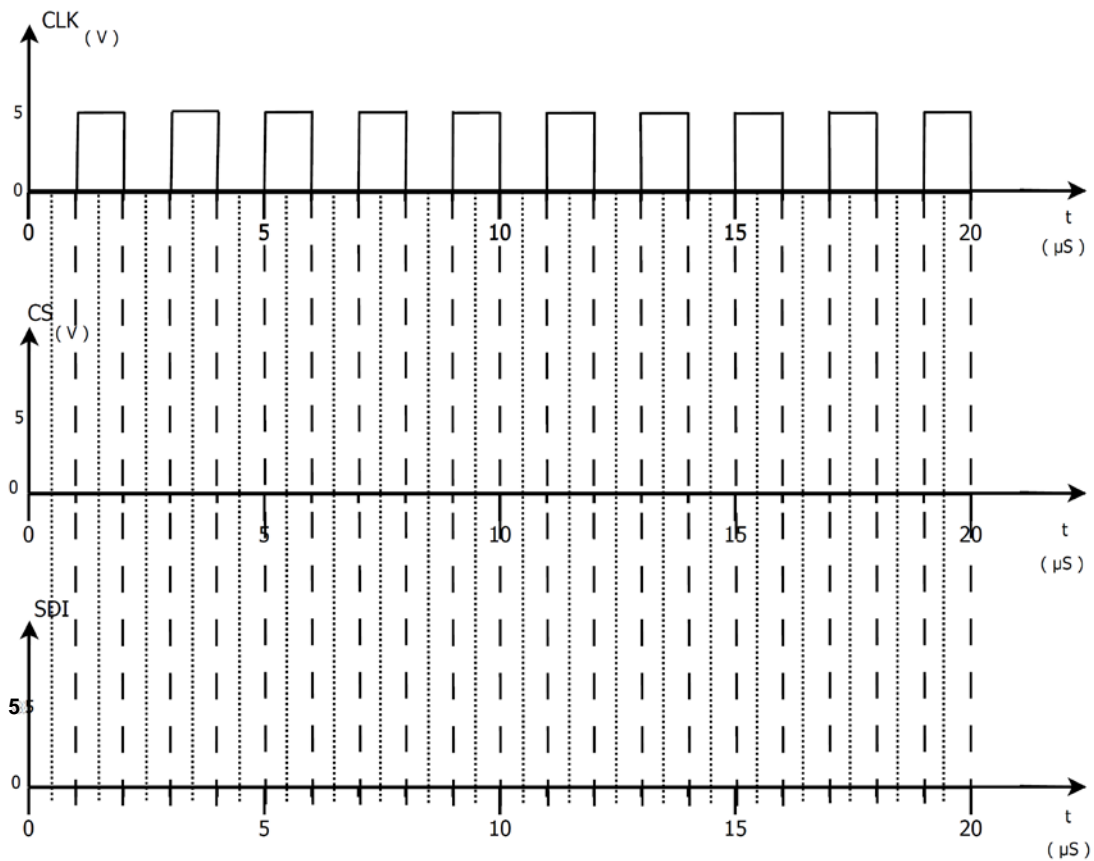
Figure DR1 : Tracé de Pch en fonction de VCH pour  $R_{chmin} = 50 \Omega$  et  $R_{chmax} = 120 \Omega$ .

$V_{CHmin} = \dots\dots\dots V$

$V_{CHmax} = \dots\dots\dots V$

$V_{CH\_garantie} = \dots\dots\dots V$

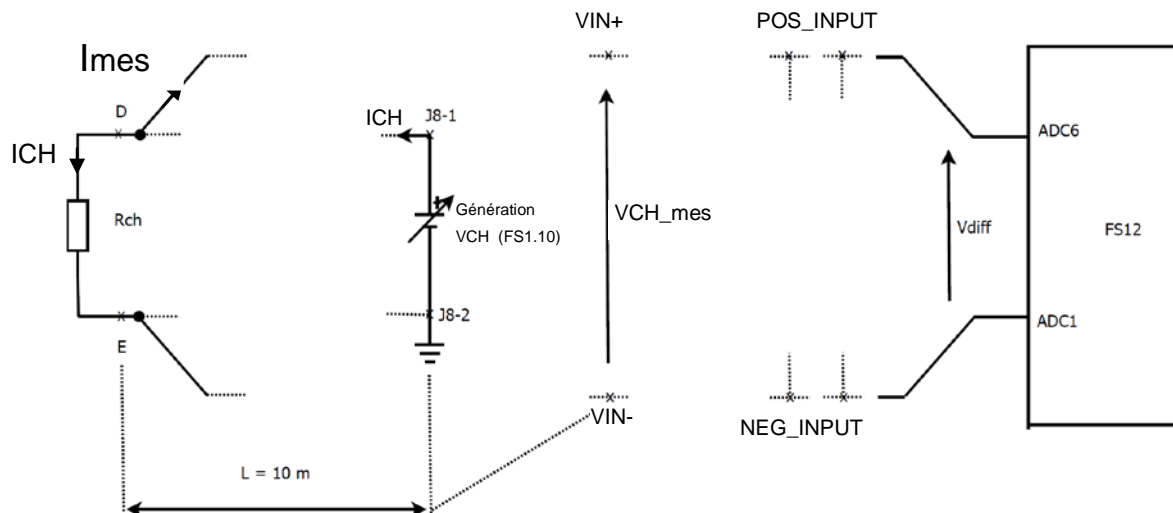
**Q21.**



**Q22, Q23.**

D	0		255	
Rch ( $\Omega$ )	50	120	50	120
VCH (V)				
ICH (mA)	34			46
Pch (W)	0,06			0,25

### Q25. Schéma électrique équivalent à compléter



### Q29.

ADMUX							
REFS1	REFS0	ADLAR	MUX4	MUX3	MUX2	MUX1	MUX0

### Q35.

TXD (en Volts)	Etat de Q1 (Saturé ou Bloqué)	DIN (en Volts)
0		
5		

### Q36.

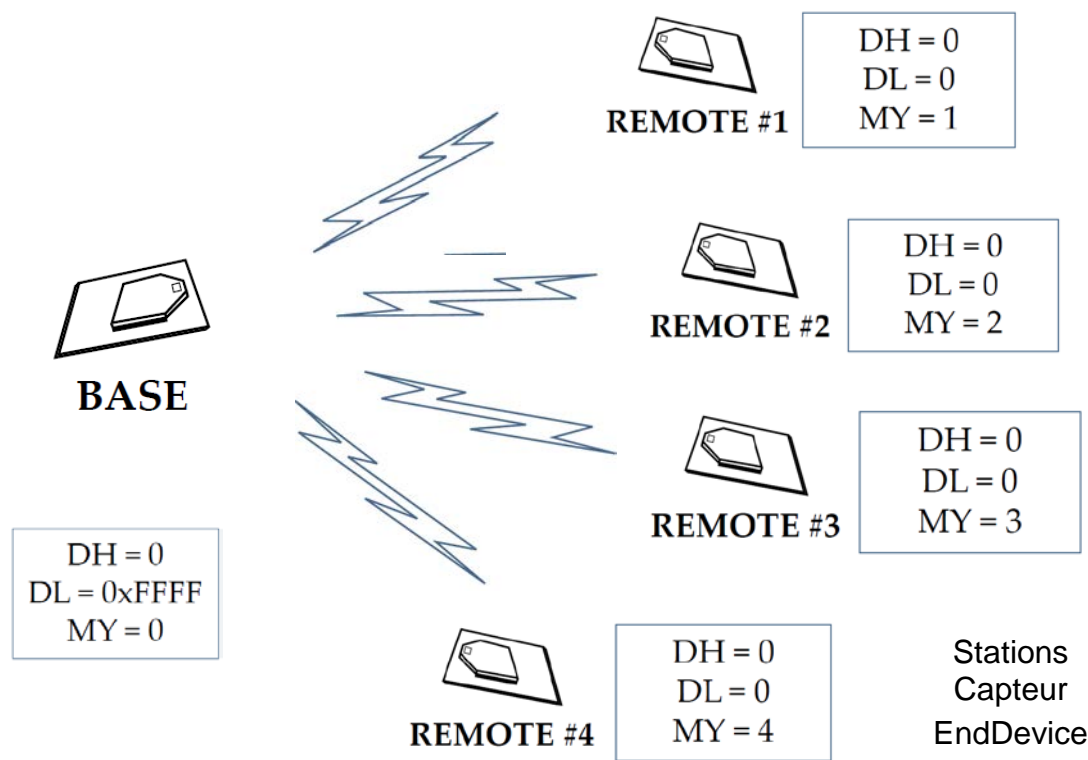
void configUSART(void)

```
{
// USART initialization
// Communication Parameters: 8 Data, 1 Stop, No Parity
// USART Receiver: On
// USART Transmitter: On
// USART Mode: Asynchronous
// USART Baud Rate: 9600
UCSRA=0x00;
UCSRB=0x98;
UCSRC=0x86;
UBRRH=0x00;
UBRRL = ...;
}
```

0x.....;

BTS SYSTÈMES ÉLECTRONIQUES – Étude d'un Système Technique		Session 2014
U4.1 – Électronique – Document réponse	14SEE4EL1	Page : BR5/6

Q37.



Q40.

